

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
11. August 2005 (11.08.2005)

PCT

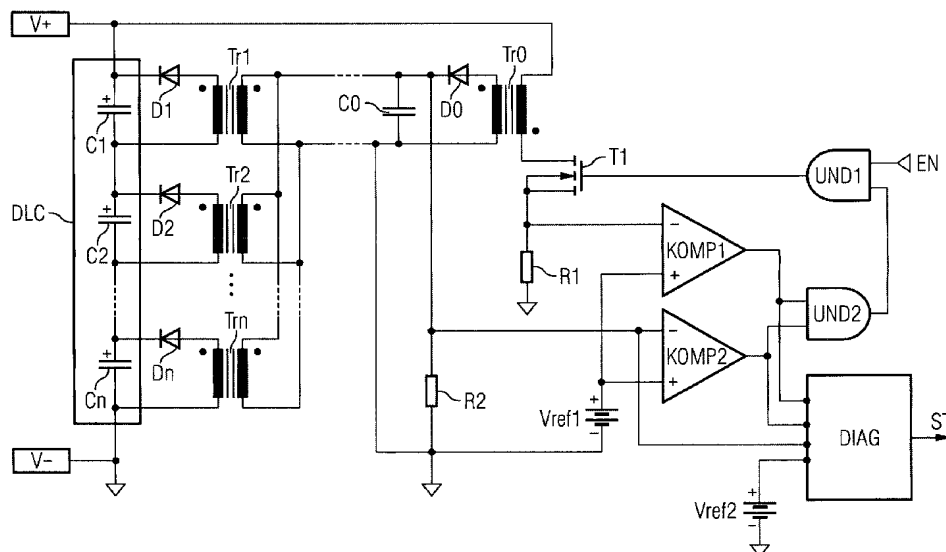
(10) Internationale Veröffentlichungsnummer
WO 2005/074092 A1

- (51) Internationale Patentklassifikation⁷: **H02J 7/00**
- (21) Internationales Aktenzeichen: PCT/EP2005/050050
- (22) Internationales Anmeldedatum:
7. Januar 2005 (07.01.2005)
- (25) Einreichungssprache: Deutsch
- (26) Veröffentlichungssprache: Deutsch
- (30) Angaben zur Priorität:
10 2004 005 136.4 2. Februar 2004 (02.02.2004) DE
- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): **SIEMENS AKTIENGESELLSCHAFT** [DE/DE];
Wittelsbacherplatz 2, 80333 München (DE).
- (72) Erfinder; und
(75) Erfinder/Anmelder (nur für US): **BOLZ, Stephan**
[DE/DE]; Lehenweg 14, 93102 Pfatter (DE). **GÖTZEN-
BERGER, Martin** [DE/DE]; Welsersstr. 20, 85051 In-
golstadt (DE). **KNORR, Rainer** [DE/DE]; Hohlweg 10c,
93055 Regensburg (DE). **LUGERT, Günter** [DE/DE];
Gertrud-Bäumer-Weg 7, 93055 Regensburg (DE).
- (74) Gemeinsamer Vertreter: **SIEMENS AKTIENGE-
SELLSCHAFT**; Postfach 22 16 34, 80506 München
(DE).
- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,
CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES,
FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,

[Fortsetzung auf der nächsten Seite]

(54) Title: DEVICE AND METHOD FOR EQUALISING THE CHARGE OF SERIALY CONNECTED CAPACITORS BE-
LONGING TO A DOUBLE LAYER CAPACITOR

(54) Bezeichnung: VORRICHTUNG UND VERFAHREN ZUM LADUNGSAusGLEICH DER IN REIHE GESCHALTETEN
KONDENSATOREN EINES DOPPELSCHICHTKONDENSATORS



(57) Abstract: The invention relates to a device and method for equalising the charge of the capacitors (C1-Cn) belonging to a double layer capacitor (DLC), comprising an individual transformer (Tr1-Tr2) associated with each individual capacitor and comprising a flyback transformer or a spool (Tro), from which the energy is transferred, via the individual transformers, to the individual transformer, by means of the respective low charge. Conclusions on the state of the double layer capacitor and the charge equalising switch are derived from the measured charging time and discharging time of the flyback transformer.

[Fortsetzung auf der nächsten Seite]

WO 2005/074092 A1



PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL,

Veröffentlicht:

— mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) Zusammenfassung: Vorrichtung und Verfahren zum Ladungsausgleich der Kondensatoren (C1-Cn) eines Doppelschichtkondensators (DLC), mit je einem jedem Einzelkondensator zugeordneten Einzeltransformator (Tr1-Tr2), und mit einem Flyback-Transformator oder einer Spule (Tro), von welchem/welcher die Energie über die Einzeltransformatoren auf den Einzeltransformator mit der jeweils niedrigsten Ladung übertragen wird, wobei von der gemessenen Ladezeitdauer und Entladezeitdauer des Flybacktransformators Rückschlüsse auf den Zustand des Doppelschichtkondensators und der Ladungsausgleichschaltung gezogen werden.

Vorrichtung und Verfahren zum Ladungsausgleich der in Reihe geschalteten Kondensatoren eines Doppelschichtkondensators

Die Erfindung betrifft eine Vorrichtung zum Ladungsausgleich der in Reihe geschalteten Kondensatoren eines Doppelschichtkondensators, insbesondere in einem Kraftfahrzeug-Bordnetz, nach Anspruch 1 oder 2.

Die Erfindung betrifft auch ein Verfahren zum Betreiben dieser Vorrichtung nach Anspruch 5.

Doppelschichtkondensatoren haben sich als sinnvollste technische Lösung zur Speicherung und Bereitstellung kurzfristig hoher Leistungen in einem Kraftfahrzeug-Bordnetz herausgestellt, beispielsweise bei der Beschleunigungsunterstützung (Boosten) der Brennkraftmaschine durch einen als Elektromotor arbeitenden integrierten Starter-Generator oder bei der Wandlung von Bewegungsenergie beim regenerativen Bremsvorgang (Rekuperation) in elektrische Energie durch den als Generator arbeitenden integrierten Starter-Generator.

Die maximale Spannung eines Einzelkondensators eines Doppelschichtkondensators ist auf etwa 2.5V bis 3.0V begrenzt, so dass für eine Spannung von beispielsweise 60V - ein typischer Spannungswert für einen in einem 42V-Bordnetz verwendeten Doppelschichtkondensator - etwa 20 bis 25 Einzelkondensatoren zu einem Kondensatorstapel in Reihe geschaltet werden müssen.

Bedingt durch unterschiedliche Selbstentladung der Einzelkondensatoren (etwa um 5% bis 8% innerhalb von 16 Stunden) baut sich im Lauf der Zeit ein Ladungsungleichgewicht im Kondensatorstapel auf, welches den Doppelschichtkondensator letztendlich unbrauchbar macht, wenn kein Ladungsausgleich vorgenommen wird. Extrapoliert man die Entladekurve auf Zeiträume von

Wochen bis Monate, die beim Kraftfahrzeug relevant sind, so wird das bestehende Problem offensichtlich.

5 Ein einfacher Ladungsausgleich, beispielsweise durch geringes Überladen des Stapels wie bei einem Blei-Säure-Akkumulator, ist bei einem Doppelschichtkondensator jedoch nicht möglich.

10 Aus EP 0 432 639 B2 ist bekannt, bei einer Vielzahl von in Reihe geschalteten Akkumulatoren einen Ladungsausgleich zwischen einem schwach geladenen Akkumulator und der Gruppe der übrigen Akkumulatoren herbeizuführen, indem für jeden Einzelakkumulator des Akkumulatorstapels eine Vergleichsschaltung und eine Ladeschaltung, welche einen Rechteck-Funktionsgenerator aufweist, sowie eine Diode, ein Transformator und ein
15 Unterbrecher vorgesehen sind. Mittels dieser als Flyback-Converter (nach dem Sperrwandlerprinzip) arbeitenden Vorrichtung wird dem gesamten Stapel Energie entnommen und diese anschließend in den am meisten entladenen Akkumulator zurückgespeist.

20

Dieser Aufwand mag für zwei oder drei Akkumulatoren gerechtfertigt sein, für einen Stapel aus zwanzig oder mehr Akkumulatoren/Kondensatoren ist er entschieden zu hoch.

25 Es ist Aufgabe der Erfindung, eine Vorrichtung mit einem vereinfachten Aufbau zu schaffen, mittels welcher ein selbstgesteuerter Betrieb zum Ladungsausgleich zwischen den Einzelkondensatoren des Kondensatorstapels eines Doppelschichtkondensators mit geringem technischem Aufwand erreicht werden
30 kann. Aufgabe der Erfindung ist es auch, ein Verfahren zum Betrieb dieser Vorrichtung anzugeben, mit dessen Hilfe eine Funktionsüberwachung der Vorrichtung und des Kondensatorstapels vorgenommen werden kann.

35 Diese Aufgabe wird erfindungsgemäß durch eine Vorrichtung gemäß den Merkmalen von Anspruch 1 oder 2 und ein Verfahren gemäß den Merkmalen von Anspruch 5 gelöst.

Vorteilhafte Weiterbildungen der Erfindung sind den Unteransprüchen zu entnehmen.

5 Ausführungsbeispiele nach der Erfindung werden nachstehend anhand einer schematischen Zeichnung näher erläutert. In der Zeichnung zeigen:

- Figur 1 die Schaltung eines ersten Ausführungsbeispiels nach der Erfindung,
10 Figur 2 Spannungsverläufe ausgewählter Punkte dieser Schaltung,
Figur 3 Stromverläufe ausgewählter Punkte dieser Schaltung,
Figur 4 die Schaltung eines zweiten Ausführungsbeispiels nach der Erfindung.

15

Figur 1 zeigt die Schaltung eines ersten Ausführungsbeispiels nach der Erfindung mit einem einen positiven und einen negativen Anschluss V+ und V- aufweisenden Doppelschichtkondensator DLC, bestehend aus n in Reihe geschalteten Einzelkondensatoren C1 bis Cn.

20

Die Schaltung weist einen Flyback-Transformator Tr0 auf, dessen Primär- und Sekundärwicklung gegenphasig zueinander gewickelt sind und welcher die Funktion eines magnetischen Energiespeichers hat. Die bei den Transformatoren eingezeichneten Punkte in den Figuren 1 und 4 bezeichnen den jeweiligen Wicklungsanfang.

25

Die Primärwicklung des Flyback-Transformators Tr0 ist einerseits mit dem positiven Anschluss V+ und andererseits mit dem Drainanschluss eines beispielsweise als MOSFET ausgebildeten Schalttransistors T1 verbunden. Der Schalttransistor T1 kann jedoch auch als bipolarer Transistor mit Basis-, Emitter- und Kollektoranschluss ausgebildet sein. Der Sourceanschluss des
30 Schalttransistors T1 ist einerseits mit dem invertierenden Eingang eines ersten Spannungskomparators KOMP1 und andererseits über einen ersten Widerstand R1 mit dem negativen An-

35

schluss V-, der am Bezugspotential (Masse) der Schaltung liegt, verbunden.

5 Der Gateanschluss des Schalttransistors T1 ist mit dem Ausgang eines ersten Undgliedes UND1 verbunden, dessen einem Eingang ein Steuersignal EN zugeführt wird, welches von einer externen, nicht dargestellten Steuerungslogik geliefert wird, und dessen anderer Eingang mit dem Ausgang eines zweiten Undgliedes UND2 verbunden ist.

10

Der nichtinvertierende Eingang des ersten Spannungskomparators KOMP1 ist mit einer massebezogenen Referenzspannung Vref1 verbunden und sein Ausgang ist mit einem Eingang des zweiten Undgliedes UND2 und mit einem ersten Eingang einer Überwachungseinheit DIAG (Diagnose) verbunden.

15

Ein Anschluss der Sekundärwicklung des Flyback-Transformators Tr0 ist direkt, der andere Anschluss über eine erste Diode D0 und einen zweiten Widerstand R2 mit dem negativen Anschluss V- verbunden. Ein erster Kondensator C0 ist einerseits mit der Katode der ersten Diode D0 und andererseits mit dem negativen Anschluss V- verbunden. Der Verbindungspunkt von Katode der ersten Diode D0 und zweitem Widerstand R2 ist mit dem invertierenden Eingang eines zweiten Spannungsvergleichers KOMP2 verbunden, während dessen nichtinvertierender Eingang an der Referenzspannung Vref1 liegt.

20

25

Der Ausgang des zweiten Spannungskomparators KOMP2 ist einerseits mit dem anderen Eingang des zweiten Undgliedes UND2 und andererseits mit einem zweiten Eingang der Überwachungseinheit DIAG verbunden.

30

Ein dritter Eingang der Überwachungseinheit DIAG ist mit dem invertierenden Eingang des zweiten Spannungskomparators KOMP2 verbunden und ein vierter Eingang der Überwachungseinheit DIAG liegt an einer zweiten massebezogenen Referenzspannung Vref2. Der Ausgang der Überwachungseinheit DIAG liefert ein

35

Statussignal ST, welches von einer externen, nicht dargestellten Auswertelogik überwacht wird, worauf später näher eingegangen wird.

- 5 Jedem Einzelkondensator C1 bis Cn des Doppelschichtkondensators DLC ist ein gleichphasig gewickelter (Primär- und Sekundärwicklung sind gleichphasig zueinander gewickelt) Einzeltransformator Tr1 bis Trn zugeordnet.
- 10 Der Wicklungsanfang der Sekundärwicklung jedes Einzeltransformators Tr1 bis Trn ist über eine Einzeldiode D1 bis Dn mit dem positiven Anschluss +C1 bis +Cn des ihm zugeordneten Einzelkondensators C1 bis Cn verbunden, während der andere Anschluss direkt mit dem anderen (negativen) Anschluss des ihm
- 15 zugeordneten Einzelkondensators C1 bis Cn verbunden ist.

Die Primärwicklungen der Einzeltransformatoren Tr1 bis Trn sind parallelgeschaltet, wobei der gemeinsame Wicklungsanfang mit der Katode der ersten Diode D0 und das gemeinsame Wick-

20 lungsende mit negativen Anschluss V- (Bezugspotential) und mit dem Wicklungsende der Sekundärwicklung des Flyback-Transformators Tr0 verbunden ist. Dabei erfolgt die Verbindung des Flyback-Transformators (Tr0) mit den Einzeltransformatoren durch eine Zweidraht-Busleitung.

- 25 Nachstehend wird das Verfahren zum Betreiben dieser Vorrichtung anhand von in den Figuren 2a bis 2e (Spannungen) sowie 3a und 3b (Ströme) dargestellten Signalverläufen ausgewählter Punkte der Schaltung beschrieben. Angenommen ist dabei, dass
- 30 die Nennspannung des Doppelschichtkondensators DLC = 10V, und die Nennspannung eines Einzelkondensators = 2.5V beträgt, mit $n = 4$. Ein Ladungsausgleich erfolgt hier aus der Gesamtspannung des Doppelschichtkondensators DLC, kann aber auch aus anderen Energiespeichern erfolgen, sobald welche mit dem Doppelschichtkondensator DLC verbunden sind, was jedoch in Figur
- 35 1 nicht dargestellt ist.

Mittels des bereits erwähnten Steuersignals EN (Figur 2a, Beginn zum Zeitpunkt $t = 1\mu s$) wird während seiner Dauer der Schalttransistor T1 über das Undglied UND1 freigegeben (Figur 2b zeigt die Spannung am Drainanschluss des Schalttransistors T1; bis zum Zeitpunkt $t = 1\mu s$ beträgt die Spannung am Drainanschluss +10V, im Zeitpunkt $t = 1\mu s$ sinkt sie auf annähernd 0V). Liegen das Steuersignal EN und der Ausgang des Undgliedes UND2 auf High-Pegel, so wird Schalttransistor T1 leitend geschaltet (Figur 2e, $t = 1\mu s$).

10

Es beginnt ein Strom vom positiven Anschluss V+ durch die Primärwicklung des Flyback-Transformators Tr0, durch den Schalttransistor T1 und den ersten Widerstand R1 zum negativen Anschluss V- zu fließen (Figur 3a), wobei am ersten Widerstand R1 eine diesem Strom proportionale Spannung anliegt (Figur 2c).

15

Die am ersten Widerstand R1 anliegende Spannung steigt mit zunehmendem Stromfluss, also auch mit zunehmender Aufladung des Kerns des Flyback-Transformators Tr0. Erreicht sie den Wert der Referenzspannung Vref1 zum Zeitpunkt $t \cong 2.2\mu s$, so schaltet der Spannungskomparator KOMP1 seinen Ausgang von High- auf Low-Pegel, worauf der Ausgang des Undgliedes UND ebenfalls auf Low-Pegel geht und damit den Schalttransistor nichtleitend schaltet. Der Spannungskomparator KOMP1 dient also zur Erfassung des Primärstroms des Flyback-Transformators Tr0.

20

21

25

Da nun der durch den ersten Widerstand R1 fließende Strom rasch sinkt, verringert sich auch die an ihm anliegende Spannung und sinkt unter den Wert der Referenzspannung Vref1. Der Ausgang von KOMP1 würde nun sofort wieder auf High-Pegel gehen, wodurch Schalttransistor T1 erneut leitend geschaltet würde.

30

35

Um dies zu verhindern, wird der beim Ausschalten des Flyback-Transformators Tr0 an dessen Sekundärseite auftretende Span-

nungssprung detektiert und dazu verwendet, Schalttransistor T1 nichtleitend zu halten, bis sich der Flyback-Transformator Tr0 vollständig entladen hat.

- 5 Beim Nichtleitendschalten des Schalttransistors T1 steigt die Spannung der Primärseite des Flyback-Transformators Tr0 - getrieben durch die in seinem Kern gespeicherte Energie - über die Spannung am positiven Anschluss V+ hinaus an. Ebenso steigt die Spannung an dessen Sekundärseite; der von ihr verursachte Strom fliesst über die in Durchlassrichtung betriebene erste Diode D0 (Figur 2d) und erzeugt am zweiten Widerstand R2 eine proportionale Spannung, deren Anstiegsgeschwindigkeit durch die Aufladung des ersten Kondensators C0 bestimmt wird. Diese Spannung gelangt an den invertierenden Eingang des Spannungskomparators KOMP2. Dieser dient also zur Erfassung der Sekundärspannung des Flyback-Transformators Tr0.

- 20 Solange diese Spannung grösser als die Referenzspannung Vref1 ist, schaltet der Ausgang des Spannungskomparators KOMP2 auf Low-Pegel, so dass Schalttransistor T1, über die Undglieder UND2 und UND1 nichtleitend bleibt. Erst wenn der Flyback-Transformator Tr0 vollständig entladen ist und die Spannung an seiner Sekundärseite zusammenbricht, sinkt die Spannung am invertierenden Eingang des Spannungskomparators KOMP2 unter die Referenzspannung Vref1, woraufhin dessen Ausgang auf High-Pegel geht und über die Undglieder UND2 und UND1 den Schalttransistor T1 wieder leitend steuert.

- 30 Dass die Spannung an der Sekundärwicklung des Flyback-Transformators Tr0 beim Leitendschalten des Schalttransistors T1 negativ wird, ist dabei bedeutungslos, da nun die erste Diode D0 sperrt.

- 35 Die im Flyback-Transformator Tr0 gespeicherte Energie fliesst nach dem Nichtleitendschalten des Schalttransistors T1 über die Sekundärwicklung des Flyback-Transformators Tr0 und die

erste Diode D0 zum ersten Kondensator C0 und zu den parallel-
geschalteten Primärwicklungen der kleinen Einzeltransformato-
ren Tr1 bis Trn und von dort über deren Sekundärwicklungen
sowie die Einzeldioden D1 bis Dn zu den Einzelkondensatoren
5 C1 bis Cn.

Der mit dem Nichtleitendschalten des Schalttransistors T1
verbundene rasche Stromanstieg in der Sekundärwicklung des
Flyback-Transformators Tr0 lädt zunächst den ersten Kondensa-
10 tor C0. Dadurch erhalten die Hauptinduktivitäten der Einzel-
transformatoren Tr1 bis Trn genügend Zeit zum Stromaufbau, so
dass schließlich auch auf deren Sekundärseiten ein Strom
fließen kann.

15 Auf der Sekundärseite eines Einzeltransformators, beispiels-
weise Tr1, entsteht somit eine Spannung, die der Summe aus
Ladespannung des Einzelkondensators C1 und der Flußspannung
der Einzeldiode D1 entspricht. Dies ist in gleicher Weise
auch für die Sekundärspannungen der Transformatoren Tr2 bis
20 Trn der Fall. Ein typischer Wert für diese Spannung ist bei-
spielsweise 3.2V wobei die Ladespannung von C1 2.5V betrage
und die Flußspannung von D1 0.7V. Bei Verwendung von Schott-
kydioden beträgt die Diodenflußspannung nur ca. 0.3V.

25 Die Primärspannung eines jeden Einzeltransformators ist durch
die jeweilige Sekundärspannung und das - für jeden Einzel-
transformator Tr1 bis Trn als identisch angesetzte Überset-
zungsverhältnis gegeben.

30 Daraus folgt, daß sich für unterschiedliche Ladespannungen
der Einzelkondensatoren C1 bis Cn auch unterschiedliche Pri-
märspannungen der Transformatoren Tr1 bis Trn ergeben.

Da nun aber die Primärwicklungen sämtlicher Transformatoren
35 Tr1 bis Trn parallel geschaltet sind, ergibt sich zwangsläu-
fig eine einheitliche Primärspannung - und somit auch eine
einheitliche Sekundärspannung.

Diese einheitliche Primärspannung wird dabei durch den Einzelkondensator, beispielsweise C1, mit der niedrigsten Ladestromspannung verursacht, da er ja auch die niedrigste Primärspannung an dem ihm zugeordneten Einzeltransformator Tr1 erzeugt.

5

Diese einheitliche Primärspannung liegt - mit dem reziproken Übersetzungsverhältnis der Transformatoren übersetzt - auch an den Sekundärseiten aller anderen Transformatoren Tr2 bis Trn an.

10

Da diese Spannung nun aber kleiner ist als die Summe aus Ladestromspannung des jeweiligen Einzelkondensators C2 bis Cn und der Flußspannung der zugeordneten Einzeldiode, werden diese Einzeldioden D2 bis Dn nicht leiten und die Einzelkondensatoren C2 bis Cn erhalten keinen Ladestrom. Vielmehr fließt der von der Sekundärseite des Flybacktransformators Tr0 kommende Strom im wesentlichen dem Einzelkondensator (C1) mit der kleinsten Spannung als Ladestrom zu.

15

20

Im Verlaufe des Ladevorganges wird nun die Spannung dieses Kondensators steigen und sie erreicht den Wert des Kondensators mit der zweitniedrigsten Spannung. Von nun an wird auch die diesem Kondensator zugeordnete Einzeldiode leitend und auch dieser Kondensator erhält einen Teil des Ladestromes.

25

Deshalb werden von nun an die Spannungen beider Kondensatoren ansteigen, bis ihre Spannung den Wert des Kondensators mit der drittniedrigsten Spannung erreicht, u.s.w..

30

Dieser Vorgang wiederholt sich, bis schließlich alle Kondensatoren C1 bis Cn des Stapels die gleiche Spannung haben. Damit ist dann der Ladevorgang abgeschlossen.

35

Mittels der Überwachungsschaltung DIAG wird die am Ausgang des Spannungskomparators KOMP1 messbare Signaldauer = Ladezeitdauer und die am Ausgang des Spannungskomparators KOMP2 messbare Signaldauer = Entladezeitdauer des Flyback-Trans-

formators Tr0 gemessen und mit vorgegebenen oberen und unteren Grenzwerten verglichen.

5 Liegen die gemessenen Dauern innerhalb der vorgegebenen Grenzwerte, so kann von einem einwandfreien Zustand des Doppelschichtkondensators DLC und der Ladungsausgleichschaltung ausgegangen werden. Funktionsfehler, wie etwa Kurzschluss oder Unterbrechung einzelner Einzelkondensatoren lassen sich auf diese Weise einfach erfassen.

10 Eine zusätzliche Messung der gleichgerichteten Sekundärspannung des Flyback-Transformators Tr0 (Figur 2d) erlaubt darüber hinaus eine Erfassung der niedrigsten Spannung eines Einzelkondensators C1 bis Cn, indem beispielsweise, in den
15 zeitlichen Dimensionen nach Figur 2d, etwa 0.2µs bis 1.0µs nach dem Anstieg der Spannung und des Einschwingvorgangs die Amplitude erfasst wird. Dieser Wert ist proportional zu der momentan kleinsten Spannung eines Einzelkondensators.

20 Ein Vergleich dieses Wertes mit vorgegebenen oberen und unteren Grenzwerten erlaubt ebenfalls eine Aussage über die Funktion des Doppelschichtkondensators DLC.

25 Der auf diese Weise erfasste Gesamtzustand des Doppelschichtkondensators DLC wird am Ausgang der Überwachungseinheit DIAG durch ein Statussignal ST mit entsprechendem Pegel dargestellt. Dieses Statussignal ST zeigt an, ob der Doppelschichtkondensator DLC fehlerfrei arbeitet oder ob eine Werkstatt zur Überprüfung oder Reparatur aufgesucht werden soll.

30 Figur 4 zeigt die Schaltung eines zweiten Ausführungsbeispiels nach der Erfindung, die im wesentlichen mit der Schaltung nach Figur 1 identisch ist, ausser dass bei ihr der Flyback-Transformator Tr0 durch eine Spule L1 ersetzt ist und
35 zusätzlich ein Transistor T2, beispielsweise ein PNP-Transistor, und ein dritter Widerstand R3, hinzugefügt sind.

Die Schaltung weist an der Stelle, an der in Figur 1 der Fly-back-Transformator Tr0 zu finden war, eine Spule L1 auf. Der eine Anschluss der Spule L1 ist mit dem positiven Anschluss V+ und der andere Anschluss einerseits mit dem Drainanschluss
5 des Schalttransistors T1 und andererseits über eine erste Diode D0 und einen dritten Widerstand R3 mit dem Emitteranschluss eines als Pegelwandler betriebenen Transistors T2 verbunden, dessen Basisanschluss mit dem positiven Anschluss V+ und dessen Kollektoranschluss mit dem zweiten Widerstand
10 R2 und dem invertierenden Eingang des Spannungskomparators KOMP2 verbunden ist. Der erste Kondensator C0 ist einerseits mit dem Katodenanschluß der ersten Diode D0 und andererseits mit dem positiven Anschluß V+ verbunden.

15 Der Anschluss der Primärwicklungen der Einzeltransformatoren Tr1 bis Trn an die Spule L1 erfolgt in der Weise, dass die miteinander verbundenen Wicklungsanfänge mit dem Verbindungspunkt von erster Diode D0 und drittem Widerstand R3 verbunden sind, und dass die miteinander verbundenen Wicklungsenden mit
20 dem positiven Anschluss V+ verbunden sind.

Die übrige Schaltung ist, wie bereits erwähnt, mit derjenigen nach Figur 1 identisch. Auch bei diesem Ausführungsbeispiel erfolgt die Verbindung der Spule (L1) mit den Einzeltransformatoren durch eine Zweidraht-Busleitung.
25

Die Messung der Entladespannung der Spule L1 muss bei dieser Schaltung auf die am positiven Anschluss V+ liegende Spannung bezogen werden, was mittels des als Pegelwandler betriebenen
30 PNP-Transistors T2 erfolgt..

Ist Schalttransistor T1 leitend gesteuert und seine Drainspannung deshalb niedrig, so sperrt die erste Diode D0 und verhindert somit einen Stromfluss von der Spule L1 durch die
35 Basis-Emitter-Diode von Transistor T2 in Sperrrichtung.

Da die auf Potential des positiven Anschlusses V+ liegende Basisspannung von Transistor T2 nun höher als seine Emitterspannung ist, sperrt Transistor T2 und die Spannung an R2 bzw. am invertierenden Eingang des Spannungskomparators KOMP2
5 beträgt 0 Volt.

Springt nach dem Nichtleitendwerden des Schalttransistors T1 die Spannung an der Spule L1 über das Potential am positiven Anschluss V+, so wird die erste Diode D0 leitend und es be-
10 ginnt ein Strom von der Spule L1 über die erste Diode D0, den dritten Widerstand R3, Transistor T2 und den zweiten Widerstand R2 zum negativen Anschluss V- (Bezugspotential) zu fließen.

Dieser Strom erzeugt am zweiten Widerstand R2 eine positive Spannung, welche, wie bei dem Ausführungsbeispiel nach Figur 1 beschrieben, grösser als die Referenzspannung Vref1 ist, so dass der Ausgang des Spannungskomparators KOMP2 auf Low-Pegel schaltet, was letztendlich Schalttransistor T1, über die
20 Undglieder UND2 und UND1 nichtleitend schaltet.

Erst wenn die Spule L1 vollständig entladen ist, sinkt deren Entladespannung auf nahezu Bezugspotential, woraufhin der Stromfluss durch den zweiten Widerstand R2 zusammenbricht und
25 Schalttransistor T1, wie bei dem Ausführungsbeispiel nach Figur 1 beschrieben, wieder leitend gesteuert wird.

Die übrige Funktionsweise der Schaltung und das Verfahren zu deren Betrieb sind identisch wie bei dem Ausführungsbeispiel
30 nach Figur 1, wie bereits weiter oben beschrieben.

Patentansprüche

1. Vorrichtung zum Ladungsausgleich der in Reihe geschalteten Kondensatoren eines Doppelschichtkondensators (DLC), mit je
5 einem jedem Kondensator (C1 bis Cn) zugeordneten Einzeltransformator (Tr1 bis Trn), dessen Sekundärwicklung mit dem positiven Anschluss des Kondensators über eine Einzeldiode (D1 bis Dn) und mit dem negativen Anschluss direkt verbunden ist, und mit einem Spannungskomparator,
10 d a d u r c h g e k e n n z e i c h n e t ,
- daß ein Flyback-Transformator (Tr0) vorgesehen ist, dessen Primär- und Sekundärwicklung gegenphasig zueinander gewickelt sind, wobei das Wicklungsende dessen Primärwicklung
15 mit dem positiven Anschluss (V+) des Doppelschichtkondensators (DLC) und der Wicklungsanfang mit dem Kollektor- oder Drainanschluss eines Schalttransistors (T1) verbunden ist, dass das Wicklungsende der Sekundärwicklung des Flyback-Transformators (Tr0) direkt mit dem negativen Anschluss
20 (V-) des Doppelschichtkondensators (DLC) verbunden ist, während der Wicklungsanfang über die Reihenschaltung einer ersten Diode (D0) und eines zweiten Widerstandes (R2) mit dem negativen Anschluss (V-) des Doppelschichtkondensators
25 (DLC) verbunden ist,
- dass ein erster Spannungskomparator (KOMP1) vorgesehen ist, dessen invertierender Eingang einerseits mit dem Emitter- oder Sourceanschluss des Schalttransistors (T1) und andererseits mit einem ersten Widerstand (R1) verbunden ist,
30 dessen anderer Anschluss mit dem negativen Anschluss (V-) des Doppelschichtkondensators (DLC) verbunden ist,
- dass ein erstes Undglied (UND1) vorgesehen ist, dessen Ausgang mit dem Basis- oder Gateanschluss des Schalttransistors (T1) verbunden ist und dessen einem Eingang ein externes Steuersignal (EN) zugeführt wird,
35 dass ein zweites Undglied (UND2) vorgesehen ist, dessen Ausgang mit dem anderen Eingang des ersten Undgliedes (UND1)

verbunden ist, und dessen einer Eingang mit dem Ausgang des ersten Spannungskomparators (KOMP1) verbunden ist, dass ein zweiter Spannungskomparator (KOMP2) vorgesehen ist, dessen invertierender Eingang mit dem Verbindungspunkt zwischen der ersten Diode D0 und dem zweiten Widerstand (R2) verbunden ist, dass eine erste Referenzspannung (Vref1) vorgesehen ist, welche an die nichtinvertierenden Eingänge des ersten (KOMP1) und zweiten Spannungskomparators (KOMP2) angelegt ist, dass der Ausgang des zweiten Spannungskomparators (KOMP2) mit dem anderen Eingang des zweiten Undgliedes (UND2) verbunden ist, dass eine Überwachungseinheit (DIAG) vorgesehen ist, deren erster Eingang mit dem Ausgang des ersten Spannungsvergleichers (KOMP1) verbunden ist, deren zweiter Eingang mit dem Ausgang des zweiten Spannungskomparators (KOMP2) verbunden ist, deren dritter Eingang mit dem invertierenden Eingang des zweiten Spannungskomparators (KOMP2) verbunden ist, deren vierter Eingang an einer zweiten Referenzspannung (Vref2) liegt, und an deren Ausgang ein Statussignal (ST) abnehmbar ist, dass die Einzeltransformatoren (Tr1 bis Trn) gleichphasig gewickelt sind, wobei der Wicklungsanfang der Sekundärwicklung jedes Einzeltransformators (Tr1 bis Trn) über eine Einzeldiode (D1 bis Dn) mit dem positiven Anschluss des ihm zugeordneten Einzelkondensators (C1 bis Cn) verbunden ist, während dessen Wicklungsende direkt mit dem negativen Anschluss des ihm zugeordneten Einzelkondensators (C1 bis Cn) verbunden ist, dass die Primärwicklungen der Einzeltransformatoren (Tr1 bis Trn) parallelgeschaltet sind, wobei der gemeinsame Wicklungsanfang mit dem Verbindungspunkt zwischen der ersten Diode (D0) und dem zweiten Widerstand (R2) und das gemeinsame Wicklungsende mit dem negativen Anschluss (V-) und mit dem Wicklungsende der Sekundärwicklung des Flyback-Transformators (Tr0) verbunden ist.

2. Vorrichtung zum Ladungsausgleich der in Reihe geschalteten Kondensatoren eines Doppelschichtkondensators (DLC), mit je einem jedem Kondensator (C1 bis Cn) zugeordneten Einzeltransformator (Tr1 bis Trn), dessen Sekundärwicklung mit dem positiven Anschluss des Kondensators über eine Einzeldiode (D1 bis Dn) und mit dem negativen Anschluss direkt verbunden ist, und mit einem Spannungskomparator,

10 d a d u r c h g e k e n n z e i c h n e t ,

dass eine Spule (L1) vorgesehen ist, deren einer Anschluss mit dem positiven Anschluss (V+) des Doppelschichtkondensators (DLC) und deren anderer Anschluss einerseits mit dem

15 Kollektor- oder Drainanschluss eines Schalttransistors (T1) verbunden ist,

dass ein PNP-Transistor (T2) vorgesehen ist, dessen Basisanschluss mit dem einen Anschluss der Spule (L1) verbunden ist, dessen Emitteranschluss über einen dritten Widerstand und eine erste Diode (D0) mit dem anderen Anschluss der

20 Spule (L1) verbunden ist, und dessen Kollektoranschluss über einen zweiten Widerstand mit dem negativen Anschluss (V-) des Doppelschichtkondensators (DLC) verbunden ist,

dass ein erster Spannungskomparator (KOMP1) vorgesehen ist,

25 dessen invertierender Eingang einerseits mit dem Emitter- oder Sourceanschluss des Schalttransistors (T1) und andererseits mit einem ersten Widerstand (R1) verbunden ist, dessen anderer Anschluss mit dem negativen Anschluss (V-) des Doppelschichtkondensators (DLC) verbunden ist,

30 dass ein erstes Undglied (UND1) vorgesehen ist, dessen Ausgang mit dem Basis- oder Gateanschluss des Schalttransistors (T1) verbunden ist und dessen einem Eingang ein externes Steuersignal (EN) zugeführt wird,

dass ein zweites Undglied (UND2) vorgesehen ist, dessen Ausgang mit dem anderen Eingang des ersten Undgliedes (UND1) verbunden ist, und dessen einer Eingang mit dem Ausgang des ersten Spannungskomparators (KOMP1) verbunden ist,

35

dass ein zweiter Spannungskomparator (KOMP2) vorgesehen ist, dessen invertierender Eingang mit dem Verbindungspunkt von Kollektor des Transistors (T2) und zweitem Widerstand (R2) verbunden ist,

5 dass eine erste Referenzspannung (Vref1) vorgesehen ist, welche an die nichtinvertierenden Eingänge des ersten (KOMP1) und zweiten Spannungskomparators (KOMP2) angelegt ist, dass der Ausgang des zweiten Spannungskomparators (KOMP2) mit dem anderen Eingang des zweiten Undgliedes (UND2) verbunden

10 ist,

dass eine Überwachungseinheit (DIAG) vorgesehen ist, deren erster Eingang mit dem Ausgang des ersten Spannungskomparators (KOMP1) verbunden ist, deren zweiter Eingang mit dem Ausgang des zweiten Spannungskomparators (KOMP2) verbunden

15 ist, deren dritter Eingang mit dem invertierenden Eingang des zweiten Spannungskomparators (KOMP2) verbunden ist, deren vierter Eingang an einer zweiten Referenzspannung (Vref2) liegt, und an deren Ausgang ein Statussignal (ST) abnehmbar ist,

20 dass die Einzeltransformatoren (Tr1 bis Trn) gleichphasig gewickelt sind, wobei der Wicklungsanfang der Sekundärwicklung jedes Einzeltransformators (Tr1 bis Trn) über eine Einzeldiode (D1 bis Dn) mit dem positiven Anschluss des ihm zugeordneten Einzelkondensators (C1 bis Cn) verbunden ist,

25 während dessen Wicklungsende direkt mit dem negativen Anschluss des ihm zugeordneten Einzelkondensators (C1 bis Cn) verbunden ist, und

dass die Primärwicklungen der Einzeltransformatoren (Tr1 bis Trn) parallelgeschaltet sind, wobei der gemeinsame Wicklungsanfang mit dem Verbindungspunkt zwischen der ersten

30 Diode (D0) und dem dritten Widerstand (R3) und das gemeinsame Wicklungsende mit dem positiven Anschluss (V+) des Doppelschichtkondensators (DLC) und mit dem einen Anschluss der Spule (L1) verbunden ist.

35

3. Vorrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass die Einzeltransformatoren (Tr1 bis Trn) und die Einzeldioden D1 bis Dn zusammen mit den Einzelkondensatoren (C1 bis Cn) im Gehäuse des Doppelschichtkondensators (DLC) angeordnet sind.

4. Vorrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass die Verbindung des Flyback-Transformators (Tr0) oder der Spule (L1) mit den Einzeltransformatoren durch eine Zweidraht-Busleitung erfolgt.

5. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, dass ein erster Kondensator (C0) vorgesehen ist, welcher einerseits mit dem Katodenanschluss der ersten Diode (D0) und andererseits mit dem negativen Anschluss (V-) verbunden ist.

6. Vorrichtung nach Anspruch 2, dadurch gekennzeichnet, dass ein erster Kondensator (C0) vorgesehen ist, welcher einerseits mit dem Katodenanschluß der ersten Diode (D0) und andererseits mit dem positiven Anschluß (V+) verbunden ist.

25

7. Verfahren zum Betreiben der Vorrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass der Betrieb selbstgesteuert erfolgt, wobei Schalttransistor (T1) leitend gesteuert wird, solange ein externes Steuersignal (EN) vorliegt und solange die Spannung an der Sekundärwicklung des Flyback-Transformators (Tr0) oder an der Spule (L1) unterhalb eines vorgegebenen Wertes liegt,

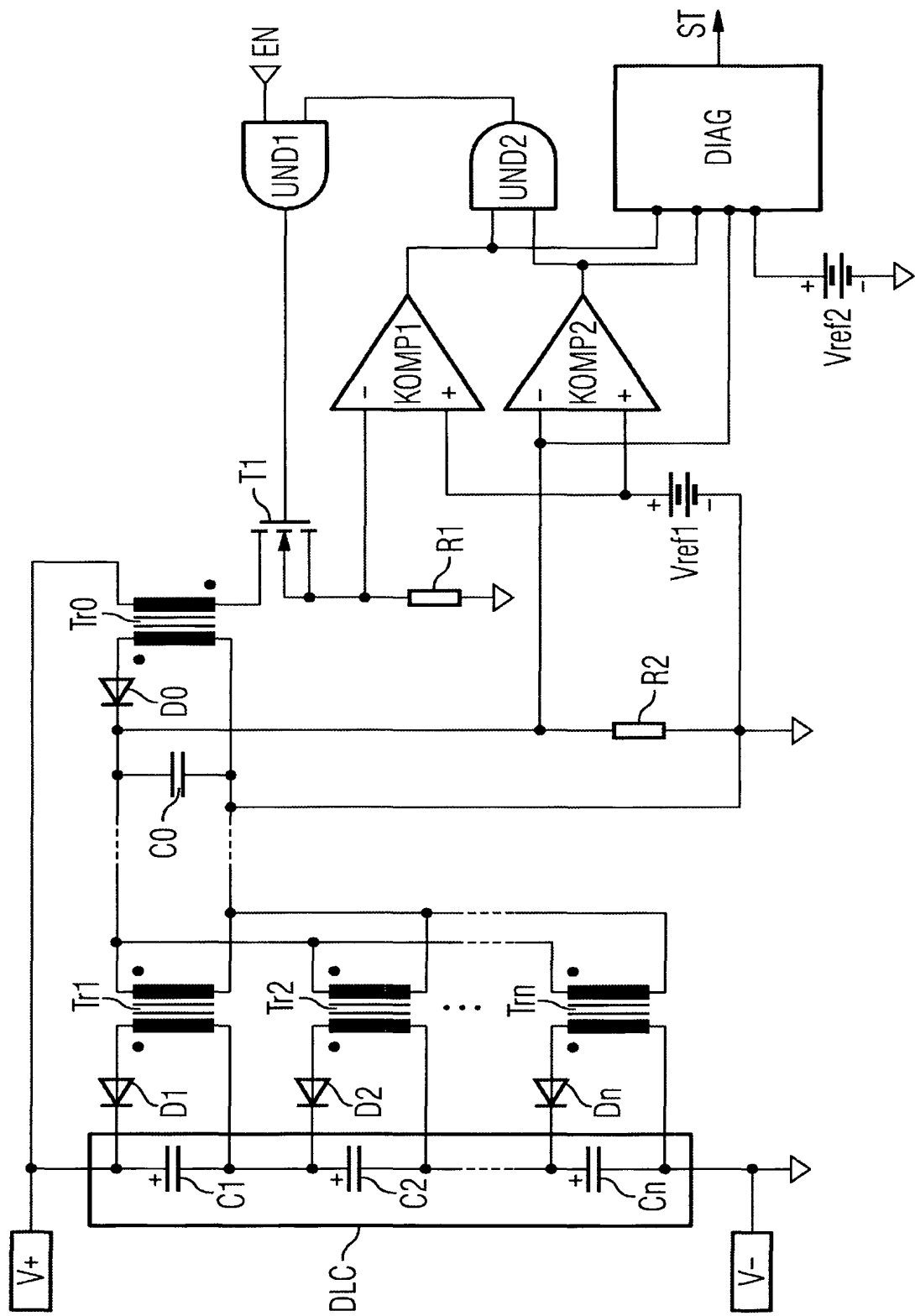
nichtleitend gesteuert wird, wenn der durch die Primärwicklung des Flyback-Transformators (Tr0) oder durch die Spule (L1) fließende Strom einen vorgegebenen Wert erreicht, und nichtleitend gesteuert bleibt, solange die Spannung an der
5 Sekundärwicklung des Flyback-Transformators (Tr0) oder an der Spule (L1) einen vorgegebenen Wert übersteigt oder das externe Steuersignal (EN) nicht vorliegt.

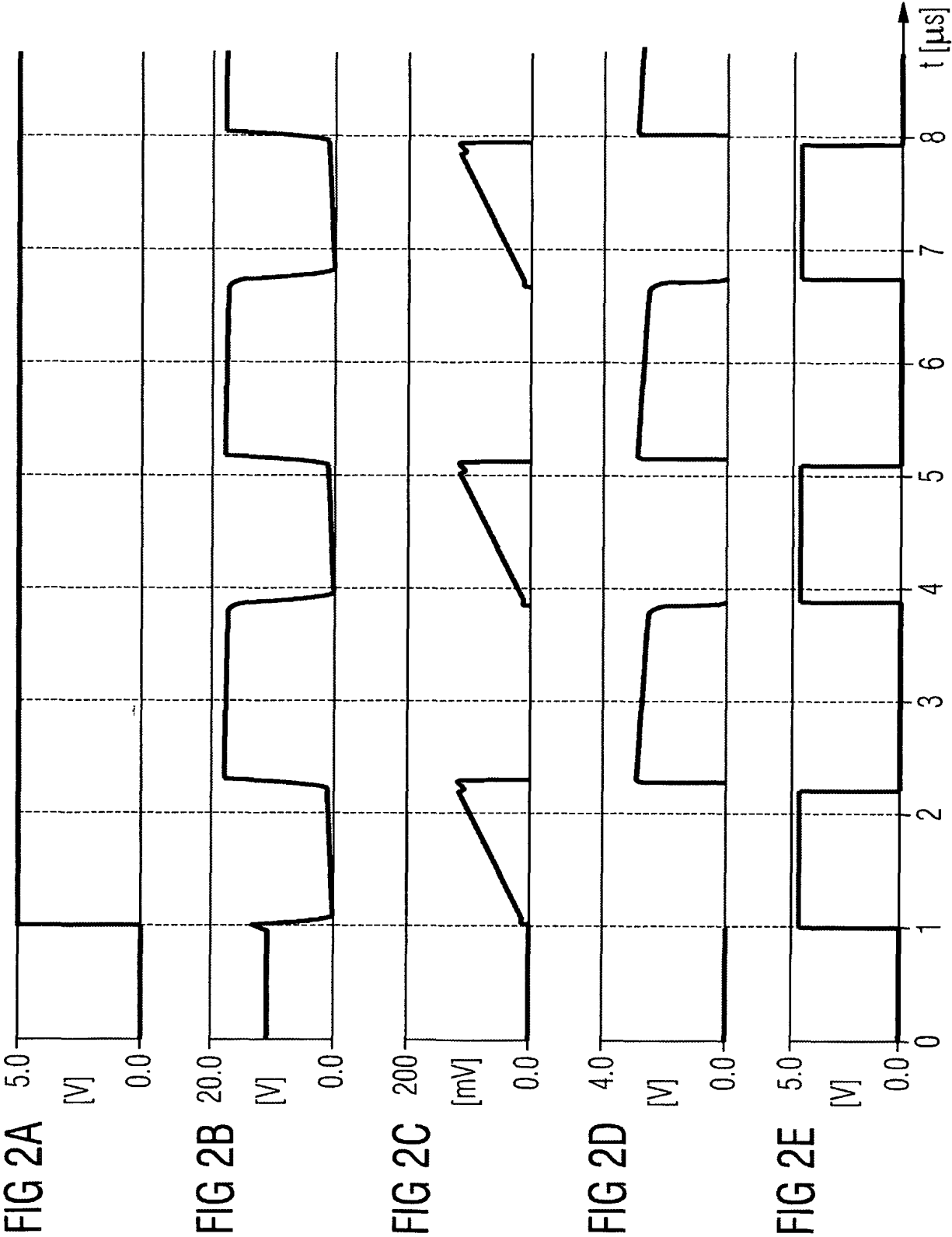
10 8. Verfahren nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass die am Ausgang des ersten Spannungskomparators (KOMP1) messbare, der Ladezeitdauer entsprechende Signaldauer und die am Ausgang des zweiten Spannungskomparators (KOMP2) messbare, der Entladezeitdauer des Flyback-Transformators
15 (Tr0) oder der Spule (L1) entsprechende Signaldauer in der Überwachungsschaltung (DIAG) jeweils mit einem oberen und einem unteren Grenzwert verglichen wird, und dass von einem einwandfreien Zustand des Doppelschichtkondensators (DLC) und der Ladungsausgleichschaltung ausgegangen
20 wird, solange die gemessenen Werte innerhalb der Grenzwerte liegen, und dass die Überwachungsschaltung (DIAG) ein diesem Zustand entsprechendes Statussignal (ST) ausgibt.

25 9. Verfahren nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass die bei einem Entladevorgang des Flyback-Transformators (Tr0) oder der Spule (L1) nach dem Einschwingvorgang messbare Amplitude der gleichgerichteten Entladespannung proportional
30 zu der momentan niedrigsten Spannung eines Einzelkondensators (C1 bis Cn) des Doppelschichtkondensators (DLC) ist.

10. Verfahren nach Anspruch 8 oder 9, dadurch gekennzeichnet,
dass die nach dem Einschwingvorgang messbare Amplitude der
gleichgerichteten Entladespannung in der Überwachungsschal-
tung (DIAG) jeweils mit einem oberen und einem unteren
5 Grenzwert verglichen wird,
dass von einem einwandfreien Zustand des Doppelschichtkonden-
sators (DLC) ausgegangen wird, solange die gemessenen Werte
innerhalb der Grenzwerte liegen, und
dass die Überwachungsschaltung (DIAG) ein diesem Zustand ent-
10 sprechendes Statussignal (ST) ausgibt.

FIG 1





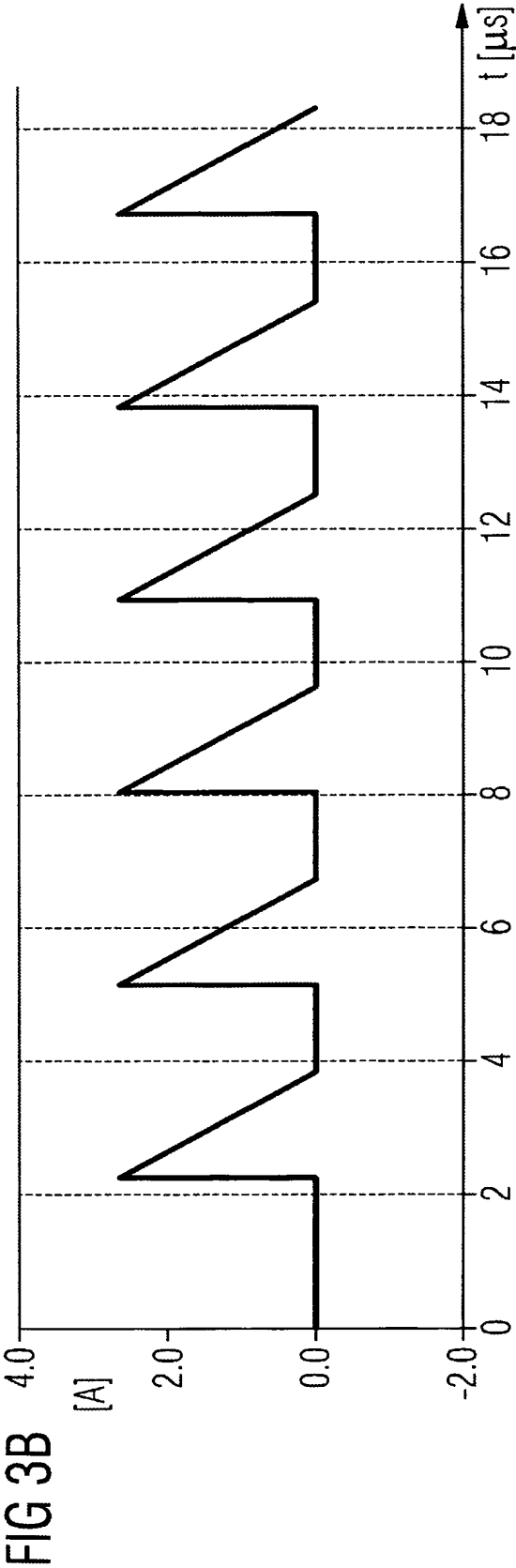
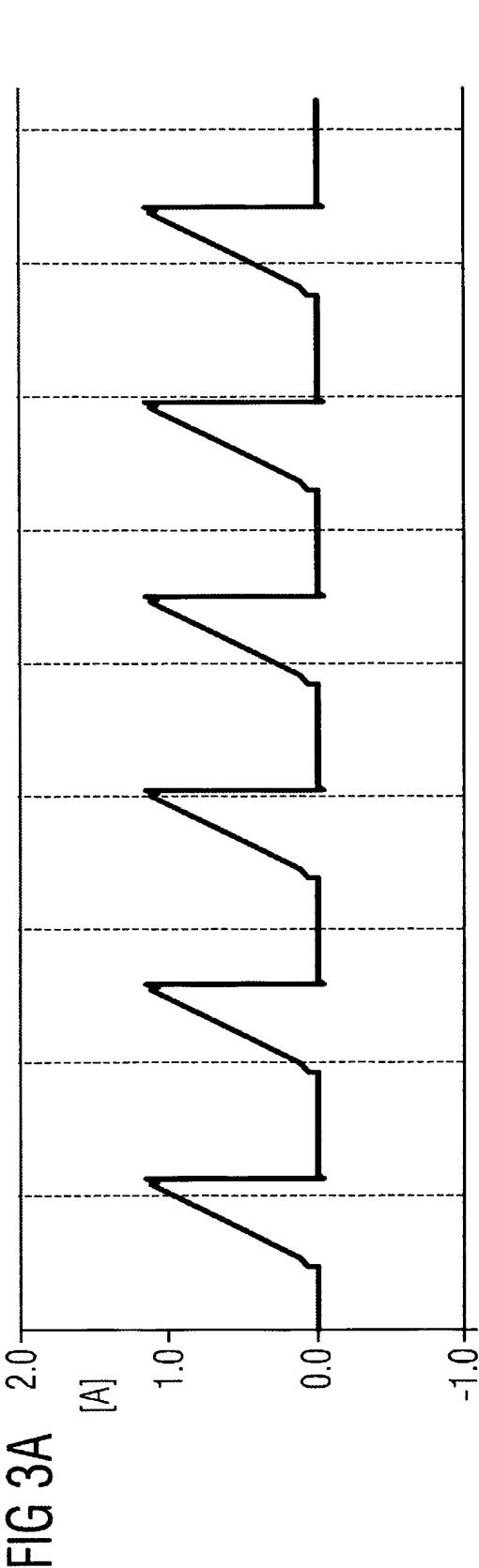
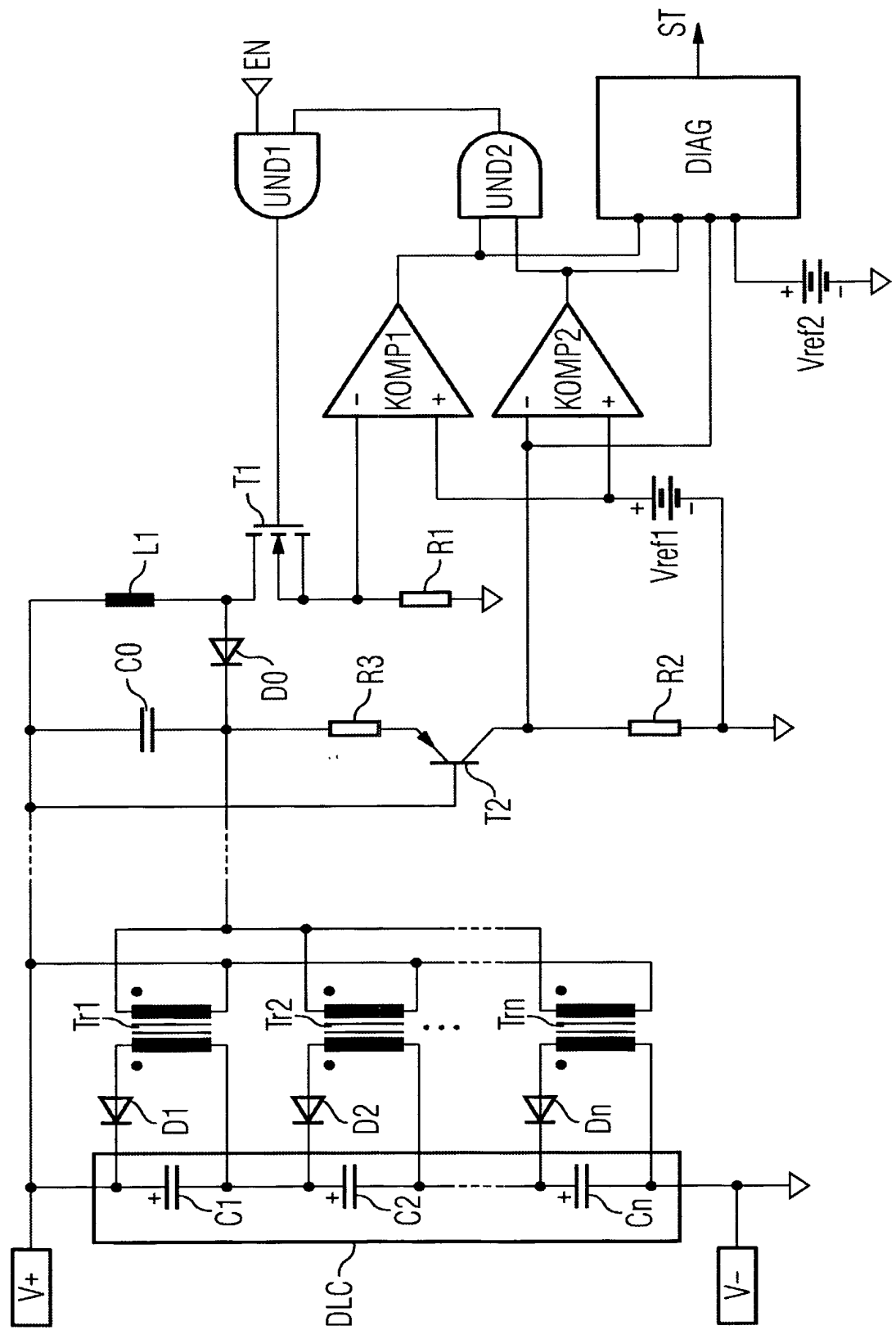


FIG 4



INTERNATIONAL SEARCH REPORT

International Application No
PCT/EP2005/050050

A. CLASSIFICATION OF SUBJECT MATTER

IPC 7 H02J7/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H02J H02M

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

| Category * | Citation of document, with indication, where appropriate, of the relevant passages | Relevant to claim No. |
|------------|--|-----------------------|
| A | EP 0 432 639 A (FRAUNHOFER-GESELLSCHAFT ZUR FOERDERUNG DER ANGEWANDTEN FORSCHUNG E.V) 19 June 1991 (1991-06-19) cited in the application column 6, line 34 - line 58 column 7, line 1 - line 57 figure 2 | 1-10 |
| A | US 5 754 028 A (VEZZINI ET AL) 19 May 1998 (1998-05-19) abstract sentence 34 - sentence 58; figures 1,2 column 7, line 1 - line 57 figure 2 | 1-10 |

☐

Further documents are listed in the continuation of box C.

☒

Patent family members are listed in annex.

* Special categories of cited documents :

- *A* document defining the general state of the art which is not considered to be of particular relevance
- *E* earlier document but published on or after the international filing date
- *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- *O* document referring to an oral disclosure, use, exhibition or other means
- *P* document published prior to the international filing date but later than the priority date claimed

- *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- * & * document member of the same patent family

Date of the actual completion of the international search

13 May 2005

Date of mailing of the international search report

25/05/2005

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Marannino, E.

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/EP2005/050050

| Patent document cited in search report | | Publication date | Patent family member(s) | Publication date |
|---|---|---------------------|----------------------------|---------------------|
| EP 0432639 | A | 19-06-1991 | DE 3940928 C1 | 11-07-1991 |
| | | | DE 59009132 D1 | 29-06-1995 |
| | | | EP 0432639 A2 | 19-06-1991 |
| | | | ES 2076282 T3 | 01-11-1995 |
| <hr/> | | | | |
| US 5754028 | A | 19-05-1998 | FR 2735624 A1 | 20-12-1996 |
| | | | AT 206850 T | 15-10-2001 |
| | | | AU 706656 B2 | 17-06-1999 |
| | | | AU 5600996 A | 02-01-1997 |
| | | | BR 9602794 A | 08-09-1998 |
| | | | CN 1145542 A ,C | 19-03-1997 |
| | | | DE 69615754 D1 | 15-11-2001 |
| | | | DE 69615754 T2 | 08-08-2002 |
| | | | EP 0749191 A1 | 18-12-1996 |
| | | | JP 9019072 A | 17-01-1997 |
| <hr/> | | | | |

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen

PCT/EP2005/050050

A. KLASSTIFIZIERUNG DES ANMELDUNGSGEGENSTANDES

IPK 7 H02J7/00

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 7 H02J H02M

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

| Kategorie* | Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile | Betr. Anspruch Nr. |
|------------|---|--------------------|
| A | EP 0 432 639 A (FRAUNHOFER-GESELLSCHAFT ZUR FÖRDERUNG DER ANGEWANDTEN FORSCHUNG E.V) 19. Juni 1991 (1991-06-19) in der Anmeldung erwähnt Spalte 6, Zeile 34 - Zeile 58 Spalte 7, Zeile 1 - Zeile 57 Abbildung 2 | 1-10 |
| A | US 5 754 028 A (VEZZINI ET AL) 19. Mai 1998 (1998-05-19) Zusammenfassung Satz 34 - Satz 58; Abbildungen 1,2 Spalte 7, Zeile 1 - Zeile 57 Abbildung 2 | 1-10 |



Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen



Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

- *A* Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist
- *E* älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist
- *L* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)
- *O* Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht
- *P* Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

T Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

X Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

Y Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

G Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

13. Mai 2005

Absenddatum des internationalen Recherchenberichts

25/05/2005

Name und Postanschrift der Internationalen Recherchenbehörde

Europäisches Patentamt, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Marannino, E.

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/EP2005/050050

| Im Recherchenbericht angeführtes Patentdokument | Datum der Veröffentlichung | Mitglied(er) der Patentfamilie | Datum der Veröffentlichung |
|--|-------------------------------|-----------------------------------|-------------------------------|
| EP 0432639 | A | 19-06-1991 | DE 3940928 C1 11-07-1991 |
| | | DE 59009132 D1 29-06-1995 | |
| | | EP 0432639 A2 19-06-1991 | |
| | | ES 2076282 T3 01-11-1995 | |
| <hr/> | | | |
| US 5754028 | A | 19-05-1998 | FR 2735624 A1 20-12-1996 |
| | | AT 206850 T 15-10-2001 | |
| | | AU 706656 B2 17-06-1999 | |
| | | AU 5600996 A 02-01-1997 | |
| | | BR 9602794 A 08-09-1998 | |
| | | CN 1145542 A ,C 19-03-1997 | |
| | | DE 69615754 D1 15-11-2001 | |
| | | DE 69615754 T2 08-08-2002 | |
| | | EP 0749191 A1 18-12-1996 | |
| | | JP 9019072 A 17-01-1997 | |
| <hr/> | | | |